(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005 年10 月6 日 (06.10.2005)

PCT

(10) 国際公開番号 WO 2005/093942 A1

(51) 国際特許分類7: H02P 21/00

(21) 国際出願番号: PCT/JP2004/004044

(22) 国際出願日: 2004年3月24日(24.03.2004)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(71) 出願人 (米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 Tokyo (JP).

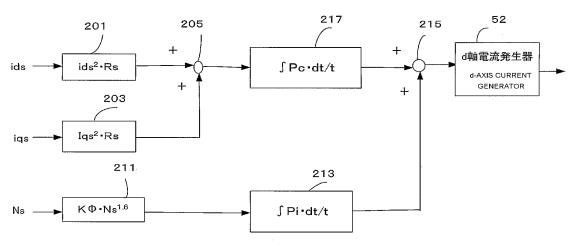
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 伊藤 宣男 (ITOU,

Nobuo) [JP/JP]; 〒1008310 東京都千代田区丸の内二 丁目2番3号 三菱電機株式会社内 Tokyo (JP). 堀井 啓太 (HORII, Keita) [JP/JP]; 〒1008310 東京都千代田 区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP).

- (74) 代理人: 宮田 金雄, 外(MIYATA, Kaneo et al.); 〒 1008310 東京都千代田区丸の内二丁目 2番3号 三菱 電機株式会社内 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,

/続葉有/

- (54) Title: CONTROLLER OF PERMANENT MAGNET SYNCHRONOUS MOTOR
- (54) 発明の名称: 永久磁石式同期モータの制御装置



(57) Abstract: A controller of a permanent magnet synchronous motor comprising an inverter (9) for receiving a DC voltage and converting it into an AC voltage having variable voltage and variable frequency so as to drive a permanent magnet synchronous motor (14), a speed controller (22) generating a command of a q-axis current component in the direction perpendicular to the magnetic field of the motor (14) according to a speed command signal, a loss calculation section (50) for calculating a loss from the sum of a copper loss value and an iron loss value of the motor (14), a d-axis current generator (52) generating a d-axis current command signal flowing to the motor according to a value obtained by subtracting the loss value from the rated loss value of the motor (14), and a resistor ON judging section (58) for judging whether the motor (14) is in regenerative state according to the DC voltage and operating the d-axis current generator (52) if it is in regenerative state.

(57)要約: 直流電圧を入力し、可変電圧・可変周波数の交流に変換して該交流により永久磁石式同期型のモータ 1 1 4 を駆動するインバータ 9 と、速度指令信号に基づいてモータ 1 4 の磁界と直角方向の q 軸電流成分の指令を | 発生する速度制御器 2 2 と、モータ 1 4 の銅損値と鉄損値との和から損失値を求める損失演算部 5 0 と、モータ | 1 4 の定格損失値から損失値を差し引いた値に基いて前記モータに流れる d 軸電流指令信号を発生する d 軸電流発 | 生器 5 2 と、直流電圧に基いてモータ 1 4 が回生状態か否かを判定すると共に、回生状態であれば、 d 軸電流発生 | 器 5 2 を動作させる抵抗オン判断部 5 8 とを備えている。





SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC,

NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

一 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

1

明 細 書

永久磁石式同期モータの制御装置

技術分野

10

15

5 本発明は、モータの負荷状態を考慮しながらモータによって、回生電力 を消費し得る永久磁石式同期モータの制御装置に関するものである。

従来の永久磁石式同期モータ制御装置では、特開2001-9530 0号公報に記載のように、直流電圧を入力し、可変電圧・可変周波数の 交流に変換するインバータと、前記インバータから給電される永久磁石 式同期モータと、前記モータの速度指令を発生する速度指令装置と、前 記速度指令に前記モータの速度が追従するようにトルク指令を発生する 速度制御装置と、前記トルク指令に基づいて前記モータの磁界と直角方 向の電流成分(q軸電流成分)の指令を発生する q軸電流指令装置と、 前記モータの磁界と同方向の電流成分(d軸電流成分)の指令を発生する る d軸電流指令装置と、前記 q軸電流成分及び d軸電流成分の各指令値 に応じた電流が前記モータに流れるように前記インバータを制御する装置を備えた永久磁石式同期モータの制御装置において、前記 d軸電流指 令装置おける前記 d軸電流成分の指令値を前記モータの力行運転状態ま たは回生運転状態に応じて切替える技術が開示されている。

永久磁石式同期モータからの発電電力がインバータの直流電圧側に回生しないように、モータの磁界と同方向の電流成分(d軸電流成分)を制御するため、抵抗とスイッチング素子等で構成される回生電力消費用の回路を用いることなく、回生電力による直流電圧の増加を抑制することができる。この結果、制御システム全体を小型かつ経済的に構築することができる。また、永久磁石式同期モータの運転状態が回生になる領域において、モータから発生する回生電力がモータの内部で消費するよ

うに、モータの磁界と同方向の電流成分(d軸電流成分)をモータの発電電力に応じて発生させることによって、または、インバータに入力する直流電圧に応じて発生させることによって、インバータの入力側直流電圧の上昇を抑制することができるものである。

しかしながら、従来の永久磁石式同期モータの制御装置は、 d 軸電流 を無制限に流すと、モータの銅損が増大してモータの温度が許容値を超 えて、モータの負荷が増大しすぎるという問題点があった。

発明の開示

5

15

20

25

本発明は、上記のような問題点を解決するためになされたもので、モ 10 一夕で消費する許容損失から定められた d 軸電流を流す永久磁石式同期 モータの制御装置を提供することを目的とする。

本発明に係る永久磁石式同期モータの制御装置は、直流電圧を入力し、可変電圧・可変周波数の交流に変換して該交流により永久磁石式同期型のモータを駆動するインバータと、速度指令信号に基づいて前記モータの磁界と直角方向の q 軸電流成分の指令を発生する q 軸電流指令手段と、前記モータの銅損値と鉄損値との和から損失値を求める損失算出手段と、前記モータの定格損失値から前記損失値を差し引いた値に基いて前記モータに流れる d 軸電流指令信号を発生する d 軸電流発生手段と、前記直流電圧に基いて前記モータが回生状態か否かを判定すると共に、回生状態であれば、前記 d 軸電流発生手段を動作させる制御手段と、を備えたことを特徴とするものである。

本発明によれば、モータが現在発生している損失を求め、定格損失から該損失を差し引いたモータに消費可能なd軸電流を、モータに流すようにしたので、モータの過負荷を防止しながらモータ内部で回生電力を消費できるという効果がある。

本発明に係る永久磁石式同期モータの制御装置は、直流電圧を入力し、

5

10

15

20

25

可変電圧・可変周波数の交流に変換して該交流により永久磁石式同期型のモータを駆動するインバータと、速度指令信号に基づいて前記モータの磁界と直角方向の q 軸電流成分の指令を発生する q 軸電流指令手段と、前記モータの磁界と同方向の d 軸電流指令信号を発生する d 軸電流発生手段と、入力された前記モータの巻線抵抗値、界磁束定数値、定格損失値を記憶する記憶手段と、前記モータに流れる電流を検出して電流検出信号を発生する電流検出手段と、前記モータの回転位置を検出して位置検出信号を発生する位置検出手段と、前記電流検出信号と前記巻線抵抗値とに基いて銅損値を求めると共に、前記位置検出信号と前記界磁束定数値とに基いて鉄損値を求め、該鉄損値と前記銅損値との和となる損失値を求める演算手段と、前記定格損失値から前記損失値を差し引いた値に基いて前記モータに流れる d 軸電流指令信号を発生する d 軸電流発生手段と、前記直流電圧に基いて前記モータが回生状態か否かを判定すると共に、回生状態であれば、前記 d 軸電流発生手段を動作させる制御手段と、を備えたことを特徴とするものである。

本発明によれば、モータが現在発生している損失を求め、定格損失から該損失を差し引いたモータに消費可能なd軸電流を、モータに流すようにしたので、モータの過負荷を防止しながらモータ内部で回生電力を消費できると共に、モータの現在発生している損失を容易に求めることができる。

本発明に係る永久磁石式同期モータの制御装置は、直流電圧を入力し、可変電圧・可変周波数の交流に変換して該交流により永久磁石式同期型のモータを駆動するインバータと、速度指令信号に基づいて前記モータの磁界と直角方向の q 軸電流成分の指令を発生する q 軸電流指令手段と、前記モータの磁界と同方向の d 軸電流指令信号を発生する d 軸電流発生手段と、入力された前記モータの巻線抵抗値、界磁束定数値、定格損失

5

10

15

値、熱時定数を記憶する記憶手段と、前記モータに流れる電流を検出して電流検出信号を発生する電流検出手段と、前記モータの回転位置を検出して位置検出信号を発生する位置検出手段と、前記電流検出信号と前記抵抗値とに基いて銅損値を求めると共に、前記位置検出信号と前記界磁束定数とに基いて鉄損値を求め、該鉄損値と前記執持値との和となる損失値を求める鉄損演算手段と、前記損失値と前記熱時定数とに基いて前記モータの巻線の温度上昇値を推定する推定手段と、前記温度上昇値に基いて前記モータに流れるd軸電流指令信号を発生するd軸電流発生手段と、前記直流電圧に基いて前記モータが回生状態か否かを判定すると共に、回生状態であれば、前記d軸電流発生手段を動作させる制御手段と、を備えたことを特徴とするものである。

本発明によれば、モータの損失からモータの巻線温度上昇値を推定してモータに消費可能なd軸電流を、モータに流すようにした。このため、モータ温度上昇を抑制しながらがらモータ内部で回生電力を消費できる。また、インバータが流し得る最大電流に基いてd軸電流指令信号を制限するd軸電流抑制手段を備えることが好ましい。

この構成により、インバータが流し得る最大電流の範囲内でモータに d 軸電流を流すようにしたので、インバータの過負荷を防止できる。

また、直流電圧に抵抗とスイッチング素子とを接続した回生消費手段 20 と、直流電圧が予め定められた閾値を越えるか否かを判断し、越えると スイッチング素子を動作させる動作手段と、を備えることが好ましい。

この構成により、回生電力をモータ内部で消費しきれない場合、スイッチング素子をオンにして抵抗により回生電力を消費するので、該スイッチング素子、抵抗の容量を小さくできるという効果がある。

25 図面の簡単な説明

図1 は本発明の一実施例を示す永久磁石式同期モータの制御装置の

全体ブロック図である。

図2は図1に示す制御部を中心としたブロック図である。

図3は図2に示す損失演算部の詳細ブロック図である。

図4は図2に示すd軸電流調整器の特性曲線図である。

5 図 5 は他の実施例による図 1 に示す制御部を中心としたブロック図である。

図6は他の実施例によるモータの巻線温度上昇を求めるブロック図である。

発明を実施するための最良の形態

ランジスタ8とを備えている。

10 実施例1.

15

本発明の一実施例を図1乃至図3によって説明する。図1は一実施例によるモータの制御装置の全体ブロック図、図2は図1に示す制御部の詳細ブロック図、図3は図2に示す損失演算部の詳細プロック図である。

図1乃至図3において、モータの制御装置は、電力変換器10と、制御部100と、モータ14に流れる電流を検出して電流検出信号isを制御部100に入力する電流検出器(電流検出手段)12と、モータ14の回転位置を検出して位置検出信号 θs を制御部100に入力する位置検出手段としてのエンコーダ41とを備え、速度制御部150から発生した速度指令信号Nrを制御部100に入力するようにしている。

20 電力変換器 1 0 には、三相交流電源を直流に変換するコンバータ 2 と、コンバータ 2 の脈動分を有する直流出力電圧を平滑させるコンデンサ 4 と、直流電圧を三相交流電圧に変換して永久磁石式同期型のモータ 1 4 を駆動するインバータ 9 と、モータ 1 4 から発生した回生電力をインバータ 9 を介してコンデンサ 4 に充電される回生電力を消費する抵抗 6 と、 1 抵抗 6 に流れる電流をオン・オフ制御するスイッチング素子としてのト

5

10

15

20

25

図2おいて、制御部100は、エンコーダ41の位置検出信号 θ s を 微分して速度検出信号Nsを得る微分器45と、速度指令信号Nrと速度検出信号Nsとの差となる速度偏差信号Neを求める減算器20と、速度偏差信号Neを入力して q 軸電流指令信号iqrを得る q 軸電流指令手段としての速度制御器22と、位置検出信号 θ s と電流検出信号 Is とにより座標変換して q 軸電流検出信号iqs、d 軸電流検出信号idsを求める座標変換器43と、電力変換器10内の直流電圧を検出して電圧検出信号Vsを発生すると共に、該電圧検出信号Vsを減算器34に入力する直流電圧検出器30と、予め定められた基準電圧信号Vrを減算器34に入力する基準電圧発生器36と、基準電圧信号Vrと電圧検出信号Vsとの差となる電圧偏差信号Veを求める減算器34とを備えている。

さらに、制御部100は、q軸電流指令信号i qrとq軸電流検出信号i qsとの偏差となるq軸電流偏差信号i qe を求める減算器24と、q軸電流偏差信号i qe を入力してq軸電流制御信号i qc を発生するq軸電流制御器26と、q軸電流検出信号i qs、d軸電流検出信号i ds、モータ14の回転速度となる速度検出信号Nsとからモータ14の損失を求める損失演算部50と、モータ14の定格損失から損失値を差し引いてモータ14が流し得るd軸電流指令信号i dr を求めるd軸電流発生器(d軸電流発生手段)52と、d軸電流指令信号i drとd軸電流検出信号i dsとの偏差を求めてd軸偏差電流信号i deを発生する制御手段としての減算器54と、d軸偏差電流信号i deを入力してd軸電流制御信号i dcを発生するd軸電流制御器56と、q軸電流制御信号i qc,d軸電流制御信号i dcを発生するを展述変換器28とを備えている。

さらに、制御部100は、予め定められた閾値Vzと電圧偏差信号(電

圧値)Veとを比較して、電圧偏差信号(電圧値)Veが高い場合、モータ 14内で回生電力を消費しきれないと判断し、トランジスタ8をオン・オフ制御して抵抗6に回生電力を消費させる動作手段としての抵抗オン 判断部58を備えている。

5 損失演算部(損失算出手段) 50 は、モータ14の全損失P0(W)を求めるもので、モータ14の巻線によって生じる銅損Pc(W)、モータ14の鉄心内に生じる鉄損Pi(W)との和をモータ14の全損失P0(W)として演算している。

なお、モータ14の損失にはモータ14が回転することによりベアリ 10 ングなどの摩擦となる機械損が存在するが、銅損と鉄損との和に比較し て少ないので、無視する。

 $P c = 3 R w I p^{2} = R w (i ps^{2} + i ds^{2})$

ここに、Rw:1相分の巻線の抵抗値 (Ω)

Ip:1相分の電流の実効値(A)

15 $P i = K f \Phi^{1.6}$

ここに、K: 界磁東定数、fΦ: 磁東の周波数 (Hz)

 $f \Phi = p N / 6 0$

ここに、P:極数、N:モータの回転速度、

また、界磁束定数 K はモータ 1 4 を無負荷で定格回転数 N n により回 20 転してモータ 1 4 の入力 P i を測定し、下式より求めることができる。

 $K = (N n/6 0 P)^{1.6}/P i$

以上より、界磁東定数K、モータ14の抵抗Rwを予め入力し、記憶手段としてのメモリ50mに記憶しておいて、エンコーダ41によりモータ14の回転速度を検出し、電流検出器12がモータ14に流れる電25 流を検出し、座標変換器43がq軸電流検出信号iqs、d軸電流検出信号Idsを求めて、損失演算部50がモータ14のq軸電流検出信号iqs、

8

d 軸電流検出信号 I ds、速度検出信号 N s からモータ 1 4 の全損失を求めることができる。

そして、図3において、損失演算部50は、d軸電流検出信号Idsを2乗した値に抵抗Rwを乗じてd軸銅損Pdを得るd軸銅損算出部201と、q軸電流検出信号iqsを2乗した値に抵抗Rwを乗じてq軸銅損Pqを得るq軸銅損算出部203と、d軸銅損とq軸銅損とを加算して全銅損Pcを求める加算器205と、全銅損Pcを時間で積分した積分値を総合時間で除することにより平均銅損Pcaveを求める平均銅損算出部217と、モータ14の速度検出信号の1.6乗した値に定数Kのを乗じて鉄損Piを得る鉄損算出部211と、各時間の時間で積分した積分値を総合時間で除することにより平均鉄損Piaveを求める平均鉄損算出部213と、平均銅損Pcaveと平均鉄損Piaveを求める平均鉄損算出部213と、平均銅損Pcaveと平均鉄損Piaveとを加算した全損失Poaveをd軸電流発生器52に入力する加算器215とを備えている。

5

10

なお、モータ14の定格損失は、モータ14が定格出力(W)を発生し 20 ているときのモータ14の入力電力(W)を測定し、入力電力から定格出力を差し引いた値が定格損失となる。この定格損失を例えば実験において求め、予め該定格損失値をメモリ50mに入力して記憶する。

上記のように構成されたモータの制御装置の動作について図1乃至図3によって説明する。まず、モータ14の定格損失値、モータ14の一 相あたりの巻線抵抗Rs、界磁磁束定数Kを入力して損失演算部50のメモリ50mに記憶する。

9

速度指令信号Nrに基いてモータ14が回生状態で運転していると、 インバータ9を介して回生電力がコンデンサ4に充電される。そうする と、コンデンサ4の両端電圧となる直流電圧が上昇する。

直流電圧検出器 3 0 から発生した電圧検出信号 V s を減算器 3 4 に入力し、同時に、基準電圧発生器 3 6 から基準電圧信号 V r を減算器 3 4 に入力すると、減算器 3 4 が電圧検出信号 V s と基準電圧信号 V r との差となる電圧偏差信号 V e を d 軸電流発生器 5 2 に入力する。一方、電流検出器 1 2 がモータ 1 4 に流れる電流を検出し電流検出信号 i s を発生して座標変換部 4 3 に入力し、エンコーダ 4 1 がモータ 1 4 の回転位置を位置検出信号 θ s により検出して座標変換部 4 3 及び微分器 4 5 に入力する。座標変換器 4 3 が電流検出信号 i sを q 軸電流検出信号 i qs、d 軸電流検出信号 i ds に変換して損失演算部 5 0 に入力すると共に、d 軸電流検出信号 i ds を減算器 5 4 に入力する。

10

15

20

25

損失演算部50は、メモリ50mに記憶されたモータ24の抵抗Rsを用いてq軸銅損算出部201がq軸電流検出信号i qsによりq軸銅損を求め、d軸銅損算出部203がd軸電流検出信号i dsによりd軸銅損を求めて加算器205に加える。加算器205は、q軸銅損Pqとd軸銅損Pdとの和となる全銅損Pcを求めて平均銅損算出部217に入力する。平均銅損算出部217は、図3に示すように全銅損Pcを時間で積分した積分値を総合時間で除することにより平均銅損Pcaveを求めて加算器215に入力する。

一方、鉄損算出部211が速度検出信号Nsとメモリ50mに記憶されたモータ24の界磁磁束定数Kとを用いて鉄損Piを求めて平均鉄損算出部213は、鉄損Piを時間で積分した積分値を総合時間で除することにより平均鉄損Piaveを求めて加算器215に入力する。加算器215は平均銅損と平均鉄損との和

となる全損失P0を求めてd軸電流発生器52に入力する。

10

15

20

d 軸電流発生器 5 2 は、図 4 に示すようにモータ 1 4 の定格損失からモータ 1 4 の全損失を差し引いた値を d 軸電流指令信号 i dr として減算器 5 4 に入力する。減算器 5 4 が d 軸電流指令信号 i dr と d 軸電流検出信号 i ds との差となる d 軸電流偏差信号 i de を求めて d 軸電流制御器 5 6 に入力し、 d 軸電流制御器 5 6 が d 軸電流制御信号 i dc を座標変換器 1 8 に入力する。

一方、減算器 2 0 が速度指令信号N r と速度検出信号N s との差となる速度偏差信号N e を求めて速度制御器 2 2 に入力する。速度制御器 2 2 が q 軸電流指令信号 i qr を減算器 2 4 に入力し、座標変換器 4 3 から q 軸電流検出信号 i qs を減算器 2 4 に入力する。減算器 2 4 が q 軸電流指令信号 i qr と q 軸電流検出信号 i qs との偏差となる q 軸電流偏差信号 i qe を q 軸電流制御器 2 6 に入力する。q 軸電流制御器 2 6 が q 軸電流制御信号 i qc を座標逆変換器 2 8 に入力し、座標逆変換器 2 8 が三相交流電流指令信号 i ur, i vr, i wr をインバータ 9 に入力する。これによりモータ 1 4 に d 軸電流を流すことにより回生電力をモータ 1 4 の抵抗で消費する。

さらに、モータ14の回生電力が増加すると、モータ14の内部抵抗で回生電力が消費しきれないと、インバータ9内部の直流電圧が上昇し、電圧偏差信号Veが抵抗オン判断部58に入力される。抵抗オン判断部58が電圧偏差信号Veと閾値Vzとを比較して、閾値Vzを越えると、オン・オフ信号を発生してトランジスタ8をオン・オフ制御して抵抗6により回生電力を消費する。

このようにしてモータ14の定格出力範囲において、d軸電流をモー 25 タ14に流すことができる。これにより、モータ14の過負荷を防止し ながら回生電力をモータ14の内部で消費できる。

さらに、モータ14の内部で回生電力を消費しきれないと、抵抗6により回生電力を消費するようにした。このため、抵抗6及びトランジスタ8の定格容量を小さくできる。

実施例2.

5 本発明の他の実施例を図5によって説明する。図5は他の実施例によるモータの制御装置の全体ブロック図である。図5中、図2と同一符号は同一部分を示し、その説明を省略する。

インバータ9を構成するトランジスタの定格電流 I n とすると、モータ14に流れる q 軸電流、 d 軸電流について下記の関係がある。

10 I $n = (i q^2 + i d^2)^{1/2}$

これより、流し得る最大の d 軸電流指令信号 i d max は下記となる。 i d max= $(I n^2 + i d^2)^{1/2}$

この d 軸電流指令信号 i d max 以上流れなくするために図 5 に示すように d 軸電流発生器 5 2 の電流を制限する電流抑制器 1 0 3 を設けたものである。

このようなモータの制御装置によれば、モータ14に d 軸電流を流してもインバータ9を構成するトランジスタの定格電流以内になるようにしたので、インバータ9が過電流になることを防止できる。

実施例3.

20 本発明の他の実施例を図6によって説明する。図6は他の実施例によるモータの巻線温度上昇を求めるブロック図である。図6中、図3と同一符号は同一部分を示し、その説明を省略する。

図6において、モータ14における巻線の温度上昇を求めるブロックは、平均銅損算出部217の出力となる平均銅損P cave 入力して、モ 25 ータ14の巻線のみの自己温度上昇を求めて出力する第1温度推定器317と、平均鉄損算出部213の出力となる平均鉄損Piaveを入力とし

1 2

てモータ14の鉄心温度上昇を求める第2推定器313と、自己温度上昇と鉄心温度上昇とを加算して巻線温度上昇を推定する加算器315を備え、加算器315の出力となる巻線温度上昇をd軸電流発生器52に入力することによりd軸電流発生器52からd軸電流指令信号idrを発生している。なお、第1及び第2温度推定器317、313、加算器315により推定手段となる。

産業上の利用可能性

以上のように本発明に係る永久磁石式同期モータの制御装置は、モータ制御に適用している。

10

5

15

20

請求の範囲

- 1.直流電圧を入力し、可変電圧・可変周波数の交流に変換して該交流により永久磁石式同期型のモータを駆動するインバータと、
- 5 速度指令信号に基づいて前記モータの磁界と直角方向の q 軸電流成分 の指令を発生する q 軸電流指令手段と、

前記モータの銅損値と鉄損値との和から損失値を求める損失算出手段と、

前記モータの定格損失値から前記損失値を差し引いた値に基いて前記 10 モータに流れる d 軸電流指令信号を発生する d 軸電流発生手段と、

前記直流電圧に基いて前記モータが回生状態か否かを判定すると共に、 回生状態であれば、前記 d 軸電流発生手段を動作させる制御手段と、

を備えたことを特徴とする永久磁石式同期モータの制御装置。

2.直流電圧を入力し、可変電圧・可変周波数の交流に変換して該交流に 15 より永久磁石式同期型のモータを駆動するインバータと、

速度指令信号に基づいて前記モータの磁界と直角方向の q 軸電流成分 の指令を発生する q 軸電流指令手段と、

前記モータの磁界と同方向のd軸電流指令信号を発生するd軸電流発生手段と、

20 入力された前記モータの巻線抵抗値、界磁東定数値、定格損失値を記 憶する記憶手段と、

前記モータに流れる電流を検出して電流検出信号を発生する電流検出 手段と、

前記モータの回転位置を検出して位置検出信号を発生する位置検出手 25 段と、

前記電流検出信号と前記巻線抵抗値とに基いて銅損値を求めると共に、

前記位置検出信号と前記界磁束定数値とに基いて鉄損値を求め、該鉄損値と前記銅損値との和となる損失値を求める演算手段と、

前記定格損失値から前記損失値を差し引いた値に基いて前記モータに 流れるd軸電流指令信号を発生するd軸電流発生手段と、

5 前記直流電圧に基いて前記モータが回生状態か否かを判定すると共に、 回生状態であれば、前記 d 軸電流発生手段を動作させる制御手段と、

を備えたことを特徴とする永久磁石式同期モータの制御装置。

- 3.直流電圧を入力し、可変電圧・可変周波数の交流に変換して該交流により永久磁石式同期型のモータを駆動するインバータと、
- 10 速度指令信号に基づいて前記モータの磁界と直角方向の q 軸電流成分 の指令を発生する q 軸電流指令手段と、

前記モータの磁界と同方向の d 軸電流指令信号を発生する d 軸電流発生手段と、

入力された前記モータの巻線抵抗値、界磁東定数値、定格損失値、熱 15 時定数を記憶する記憶手段と、

前記モータに流れる電流を検出して電流検出信号を発生する電流検出 手段と、

前記モータの回転位置を検出して位置検出信号を発生する位置検出手段と、

20 前記電流検出信号と前記抵抗値とに基いて銅損値を求めると共に、前記位置検出信号と前記界磁束定数とに基いて鉄損値を求め、該鉄損値と前記銅損値との和となる損失値を求める鉄損演算手段と、

前記損失値と前記熱時定数とに基いて前記モータの巻線の温度上昇値を推定する推定手段と、

25 前記温度上昇値に基いて前記モータに流れる d 軸電流指令信号を発生 する d 軸電流発生手段と、 前記直流電圧に基いて前記モータが回生状態か否かを判定すると共に、 回生状態であれば、前記 d 軸電流発生手段を動作させる制御手段と、

備えたことを特徴とする永久磁石式同期モータの制御装置。

4. 前記インバータが流し得る最大電流に基いて前記 d 軸電流指令信号 を制限する d 軸電流抑制手段を、

備えたことを特徴とする請求の範囲2又は3に記載の永久磁石式同期 モータの制御装置。

- 5 前記直流電圧に抵抗とスイッチング素子とを接続した回生消費手段と、
- 10 前記直流電圧が予め定められた閾値を越えるか否かを判断し、越えると前記スイッチング素子を動作させる動作手段と、

を備えたことを特徴とする請求の範囲2又は3記載の永久磁石式同期 モータの制御装置。

15

20

1/6

図1

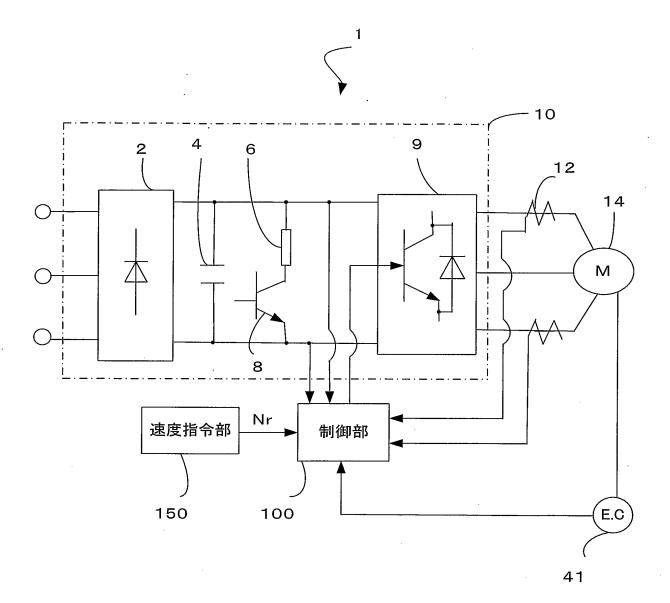
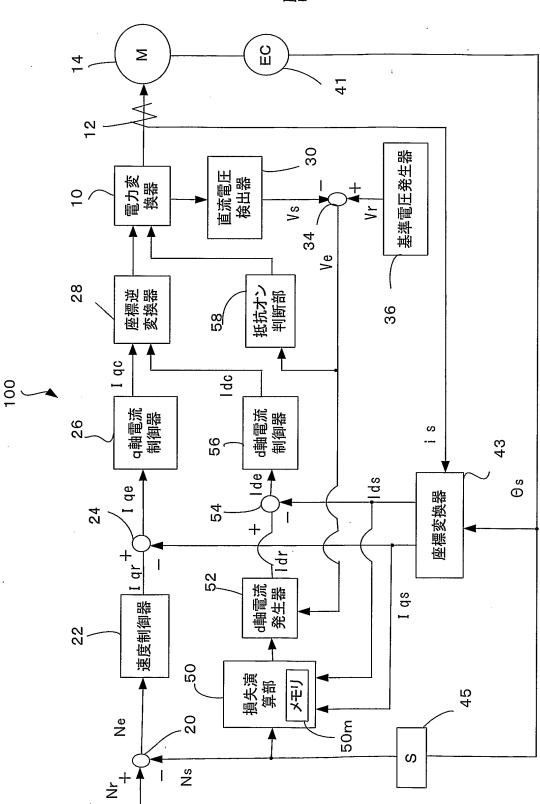
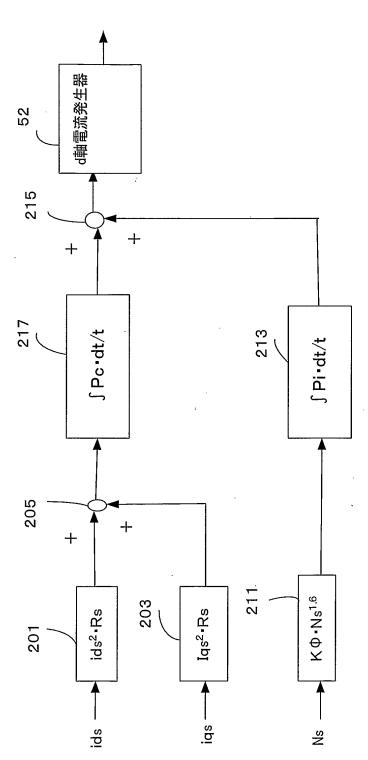




図2

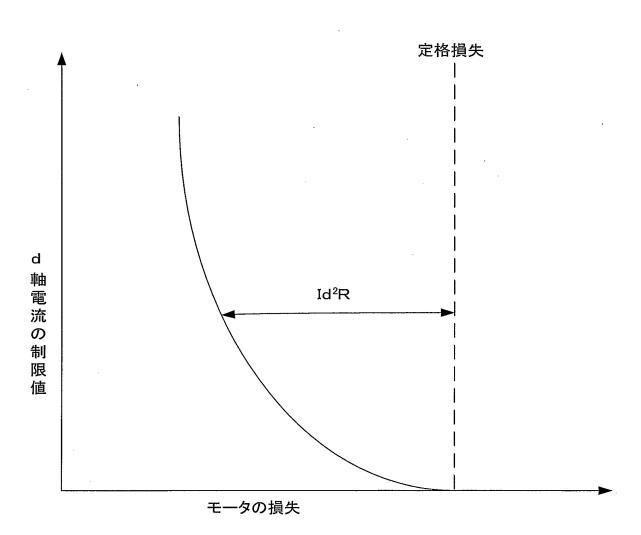


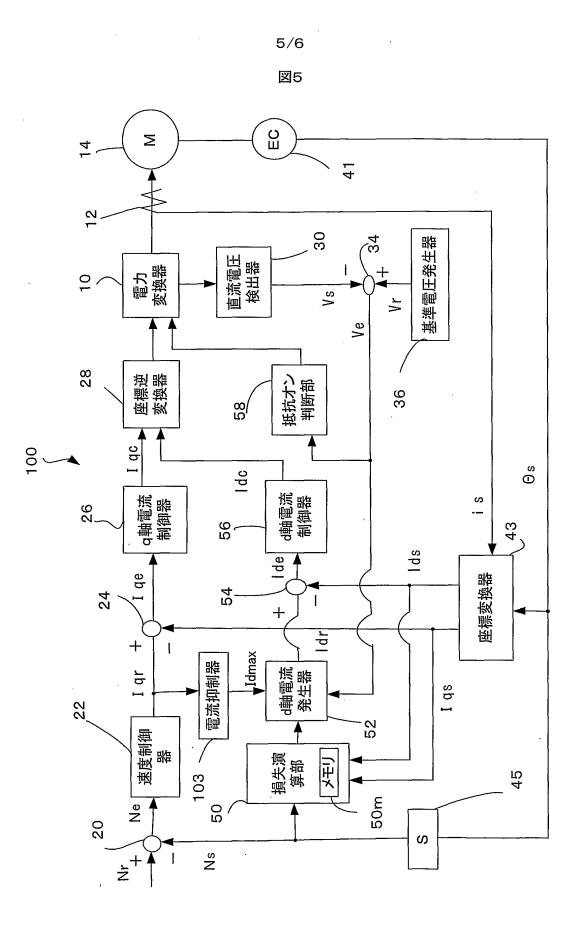




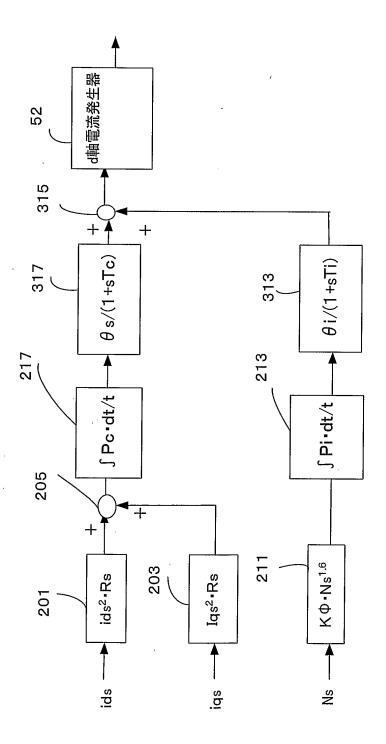
4/6

図4









INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/004044

				2004/004044				
A.	CLASSIFIC Int.Cl	CATION OF SUBJECT MATTER 7 H02P21/00						
Acc	ording to Int	ternational Patent Classification (IPC) or to both nationa	al classification and IPC					
	FIELDS SE							
Min	Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H02P21/00							
	Jitsuyo Kokai Ji	e fields searched 1994–2004 1996–2004						
Elec	Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)							
	· · · · · · · · · · · · · · · · · · ·	NTS CONSIDERED TO BE RELEVANT		T				
Ca	ategory*	Citation of document, with indication, where ap		Relevant to claim No.				
	Y	JP 2001-95300 A (Hitachi, Lt 06 April, 2001 (06.04.01), All pages (Family: none)	d.),	1-5				
	Y	JP 5-137377 A (Matsushita El Co., Ltd.), 01 June, 1993 (01.06.93), All pages (Family: none)	ectric Industrial	1-5				
	Y	JP 2003-47300 A (Toyota Moto 14 February, 2003 (14.02.03), All pages (Family: none)	r Corp.),	3-5				
		cuments are listed in the continuation of Box C.	See patent family annex.					
* "A"	document de	gories of cited documents: efining the general state of the art which is not considered icular relevance	"T" later document published after the inter date and not in conflict with the applicat the principle or theory underlying the in	ation but cited to understand				
"E" "L"	earlier application or patent but published on or after the international filing date document which may throw doubts on priority claim(s) or which is		"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone					
	special reason	iblish the publication date of another citation or other on (as specified)	"Y" document of particular relevance; the cleonsidered to involve an inventive st					
"O" "P"		ferring to an oral disclosure, use, exhibition or other means ablished prior to the international filing date but later than the claimed	combined with one or more other such of being obvious to a person skilled in the "&" document member of the same patent fa	documents, such combination art				
Date of the actual completion of the international search 31 August, 2004 (31.08.04)			Date of mailing of the international search 14 September, 2004	ch report (14.09.04)				
Name and mailing address of the ISA/ Japanese Patent Office			Authorized officer					
Facsimile No.			Telephone No.					

A. 発明の属する分野の分類(国際特許分類(IPC)) Int. Cl ⁷ H02P 21/00							
調査を行った却	B. 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int. Cl ⁷ H02P 21/00						
最小限資料以外 日本国実用新 日本国公開実 日本国登録実 日本国実用新							
国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)							
C. 関連する	ると認められる文献						
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連する。	ときは、その関連する箇所の表示	関連する 請求の範囲の番号				
Y	JP 2001-95300 A (* 06.04.2001, 全頁 (ファ		1-5				
Y	JP 5-137377 A(松下で01.06.1993,全頁(ファ		1 — 5				
Y	JP 2003-47300 A(14.02.2003,全頁(ファ		3 — 5				
			,				
□ C欄の続きにも文献が列挙されている。 □ パテントファミリーに関する別紙を参照。							
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する方式であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの「Y」特に関連のある文献であって、当該文献と他の1以文献(理由を付す) 「O」口頭による開示、使用、展示等に言及する文献「P」国際出願日前で、かつ優先権の主張の基礎となる出願「&」同一パテントファミリー文献							
国際調査を完了した日 31.08.2004 国際調査報告の発送日 14.9.2004							
日本国	O名称及びあて先 国特許庁 (ISA/JP) 『便番号100-8915 『千代田区霞が関三丁目4番3号	特許庁審査官(権限のある職員) 三島木 英宏 電話番号 03-3581-1101	3V 3018 内線 3356				